SATA контроллер на отладочной плате ZCU102

Оглавление

[Специфика платы 1](#_Toc164789315)

[Список литературы 2](#_Toc164789316)

# Специфика платы

SATA привязана к [GTR](https://docs.amd.com/r/en-US/ug1085-zynq-ultrascale-trm/GTR-Transceivers) трансиверам. Эта четверка трансиверов предназначена для реализации нескольких интерфейсов. Мультиплексор выбора подключенного интерфейса, управляется со стороны процессора[[2]](../IP_Doc/MPSoC%20Processing%20System%20Product%20Guide%20(v3.3)/MPSoC%20Processing%20System%20Product%20Guide%20(v3.3).pdf) по протоколу I2C[[1]](file:///D:\programming\SATA\Doc\Плата%20ZCU102\ZCU102%20Evaluation%20board.pdf).

# Список литературы

1. "ZCU102 Evaluation Board – User Guide", стр. 91.
2. "Zynq UltraScale+ MPSoC Processing System v3.3 - LogiCORE IP Product Guide"